

2-feira	3-feira	4-feira	5-feira	6-feira
Processos e normas de produção SMD Carlos Brito Silva 09h00-11h00 Lab 1 e 2			Laboratórios de desenvolvimento de hardware Carlos Daniel Ferreira 09h00-11h00 Lab 1 e 2	
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Laboratórios de desenvolvimento de hardware Carlos Brito Silva 11h10-13h10 Lab 1 e 2			Laboratórios de desenvolvimento de hardware Carlos Daniel Ferreira 11h10-13h10 Lab 1 e 2	
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
		Redes de computadores e sistemas distribuídos Edgar Costa 14h00-16h00 Sala 0	Sistemas digitais II Marco Joaquim 14h00-16h00 Lab 1 e 2	Sistemas embebidos e de tempo real Marco Joaquim 14h00-16h00 Lab 1 e 2
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
		Redes de computadores e sistemas distribuídos Edgar Costa 16h10-18h10 Sala 0	Sistemas digitais II Marco Joaquim 16h10-18h10 Lab 1 e 2	Sistemas embebidos e de tempo real Marco Joaquim 16h10-18h10 Lab 1 e 2

Diretor de curso: Prof. José Barradas

Local de funcionamento do curso:

IPCA - Polo de Braga
 Av. Francisco Pires Gonçalves
 4715-558 S. José de S. Lázaro

Telefone: 253 80 22 06

E-mail: sa_tesp_braga@ipca.pt