

Curso: Sistemas Eletrônicos de Computadores

Local: Polo de Braga

Regime: Laboral

	4-feira	5-feira	6-feira	Sábado	Domingo	2-feira	3-feira	4-feira	5-feira	6-feira	Sábado	Domingo	2-feira
	24/jul	25/jul	26/jul	27/jul	28/jul	29/jul	30/jul	31/jul	01/ago	02/ago	03/ago	04/ago	05/ago
09h00/11h00	TCE	DPCI				INGT	FM	TMC	FF	PROG			
Sala	5	5				5	5	5	9	4			
11h00/13h00	LDH					PNP	SD2	RCSD		SETR			
Sala	7					7	8	7		7			
14h00/16h00						SD1	ELE	MM	SAD	MDAL			
Sala						6	5	5	7	4			
16h00/18h00													
Sala													

1.º Ano	
FM	Fundamentos de Matemática
FF	Fundamentos da Física
TCE	Teorias de Circuitos Elétricos
INGT	Inglês Técnico
TMC	Técnica de Medida e calibração
PROG	Programação
MDAL	Matemática Discreta e Álgebra Linear
MM	Microprocessadores e microcontroladores
ELE	Eletrónica
SD1	Sistemas Digitais I
SAD	Sistemas de Aquisição de Dados
DPCI	Desenho de Placas de Circuito Impresso

2.º Ano	
PNP	Processos e Normas de Produção SMD
LDH	Laboratório de Desenvolvimento de Hardware
RCSD	Redes de Computadores e Sistemas Distribuídos
SETR	Sistemas Embebidos e de Tempo Real
SD2	Sistemas Digitais II