

## CTeSP em Sistemas Eletrónicos e Computadores

2-feira	3-feira	4-feira	5-feira	6-feira
Sistemas digitais I	Eletrónica	Microprocessadores e microcontroladores	Sistemas de aquisição de dados	Matemática discreta e álgebra linear
José Cunha	José Barradas	Rui Teixeira	Carlos Daniel Ferreira	Liliana Pereira
09h00-11h00	09h00-11h00	09h00-11h00	09h00-11h00	09h00-11h00
<b>Lab. 1 e 2</b>	<b>Lab. 1 e 2</b>	<b>Lab. 1 e 2</b>	<b>Lab. 1 e 2</b>	<b>Lab. 1 e 2</b>
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Sistemas digitais I	Eletrónica	Microprocessadores e microcontroladores	Desenho de placas de circuito impresso	Matemática discreta e álgebra linear
José Cunha	José Barradas	Rui Teixeira	Carlos Daniel Ferreira	Liliana Pereira
11h10-13h10	11h10-13h10	11h10-13h10	11h10-13h10	11h10-13h10
<b>Lab. 1 e 2</b>	<b>Lab. 1 e 2</b>	<b>Lab. 1 e 2</b>	<b>Lab. 1 e 2</b>	<b>Lab. 1 e 2</b>
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo

Diretor de curso: Prof. José Barradas

Local de funcionamento do curso:

IPCA - Polo de Braga  
Av. Francisco Pires Gonçalves  
4715-558 S. José de S. Lázaro

Telefone: 253 80 22 06

E-mail: [sa\\_tesp\\_braga@ipca.pt](mailto:sa_tesp_braga@ipca.pt)