

Curso: Sistemas Eletrónicos e Computadores

Local: Polo de Braga

Regime: Laboral

Ano: 1.º

| | 12/fev | 13/fev | 14/fev | 15/fev | 16/fev | 17/fev | 18/fev | 19/fev | 20/fev | 21/fev | 22/fev | 23/fev | 24/fev | 25/fev | 26/fev | 27/fev |
|-------------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|
| 09h00/11h00 | TMC | | TCE | | PRO | | | | | | FF | | | | | FM |
| 11h00/13h00 | | | | | | | | INGT | | | | | | | | |
| 14h00/16h00 | | | | | | | | | | | | | | | | |
| 16h00/18h00 | | | | | | | | | | | | | | | | |

Ano: 2.º

| | 12/fev | 13/fev | 14/fev | 15/fev | 16/fev | 17/fev | 18/fev | 19/fev | 20/fev | 21/fev | 22/fev | 23/fev | 24/fev | 25/fev | 26/fev | 27/fev |
|-------------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|
| 09h00/11h00 | PNP | | | | | | | SETR | | | | | | | | |
| 11h00/13h00 | | | | | | | | | | | | LDH | | | | |
| 14h00/16h00 | | | RCSD | | | | | | | | | | | | | SD2 |
| 16h00/18h00 | | | | | | | | | | | | | | | | |

| 1.º ano | | Sala |
|---------|---------------------------------|------|
| FF | Fundamentos de Física | 4 |
| FM | Fundamentos de Matemática | 4 |
| INGT | Inglês Técnico | 4 |
| PRO | Programação | 7 |
| TMC | Técnicas de Medida e Calibração | 9 |
| TCE | Teorias de Circuitos Elétricos | 10 |

| 2.º ano | | Sala |
|---------|---|------|
| LDH | Laboratórios de Desenvolvimento de Hardware | 4 |
| PNP | Processos e Normas de Produção SMD | 10 |
| RCSD | Redes de Computadores e Sistemas Distribuídos | 10 |
| SETR | Sistemas Embebidos e de Tempo Real | 8 |
| SD2 | Sistemas Digitais II | 7 |





