

2-feira	3-feira	4-feira	5-feira	6-feira
Processos e normas de produção SMD Carlos Brito Silva 09h00-11h00 <b>Sala 7</b>			Laboratórios de desenvolvimento de hardware Carlos Ferreira 09h00-11h00 <b>Lab 4</b>	
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Laboratórios de desenvolvimento de hardware Carlos Brito Silva 11h10-13h10 <b>Sala 7</b>			Laboratórios de desenvolvimento de hardware Carlos Ferreira 11h10-13h10 <b>Lab 4</b>	
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
	Sistemas digitais II Marco Joaquim 14h00-16h00 <b>Lab 1 e 2</b>	Redes de computadores e sistemas distribuídos Edgar Costa 14h00-16h00 <b>Lab 1 e 2</b>		Sistemas embebidos e de tempo real Marco Joaquim 14h00-16h00 <b>Lab 1 e 2</b>
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
	Sistemas digitais II Marco Joaquim 16h10-18h10 <b>Lab 1 e 2</b>	Redes de computadores e sistemas distribuídos Edgar Costa 16h10-18h10 <b>Lab 1 e 2</b>		Sistemas embebidos e de tempo real Marco Joaquim 16h10-18h10 <b>Lab 1 e 2</b>

Diretor de curso: Prof. José Barradas

Local de funcionamento do curso:

IPCA - Polo de Braga  
Av. Francisco Pires Gonçalves  
4715-558 S. José de S. Lázaro

Telefone: 253 80 22 06

E-mail: [sa\\_tesp\\_braga@ipca.pt](mailto:sa_tesp_braga@ipca.pt)