

CTeSP em Eletrónica, Automação e Comando - PL

2-feira	3-feira	4-feira	5-feira	6-feira
Teoria de Circuitos Elétricos	Programação	Projeto I	Técnicas de Medida e Calibração	Desenho de Esquemas e Quadros Elétricos
Daniel Rocha 18h00-20h00 Lab SEC	Ana Cristina Almeida 18h00-20h00 Lab SEC	Rogério Meireles 18h00-20h00 Lab EAC	Ricardo Filipe Pinto 18h00-20h00 Lab SEC	Pedro Ribeiro Sousa 18h00-20h00 Lab SEC
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Teoria de Circuitos Elétricos	Programação	Certificação e Qualidade EAC	Inglês Técnico	Desenho de Esquemas e Quadros Elétricos
Daniel Rocha 20h00-22h00 Lab SEC	Ana Cristina Almeida 20h00-22h00 Lab SEC	Rogério Meireles 20h00-22h00 Lab EAC	M.ª João Oliveira 20h00-22h00 Lab SEC	Pedro Ribeiro Sousa 20h00-22h00 Lab SEC

Diretor de curso: Prof. João Borges Silva

Subdiretor: Prof. José Barradas

Local de funcionamento do curso:

IPCA - Polo de Famalicão

Avenida de Tibães, nº 1199, Vale De São Cosme,

4770-568 Vila Nova de Famalicão

Telefone: 253 80 22 09

E-mail: sa_tesp_famalicao@ipca.pt