

Curso: Sistemas Eletrônicos de Computadores

Local: Polo de Braga

Regime: Laboral

	2-feira	3-feira	4-feira	5-feira	6-feira	Sáb.	Dom.	2-feira	3-feira	4-feira
	24/jul	25/jul	26/jul	27/jul	28/jul	29/jul	30/jul	31/jul	01/ago	02/ago
09h00/11h00	<b>TCE</b>	<b>FM</b>		<b>INGT</b>	<b>FF</b>			<b>SAD</b>	<b>DPCI</b>	
Sala	Sala 5	Sala 7		Sala 5	Sala 5			Sala 7	Sala 4	
11h00/13h00	<b>SD1</b>	<b>ELE</b>	<b>MDAL</b>	<b>TMC</b>	<b>MM</b>				<b>PNP</b>	
Sala	Sala 5	Sala 7	Sala 6	Sala 5	Sala 5				Sala 4	
14h00/16h00			<b>PROG</b>	<b>SETR</b>	<b>SD2</b>				<b>LDH</b>	<b>RCSD</b>
Sala			Sala 6	Sala 5	Sala 5				Sala 7	Sala 8
16h00/18h00										
Sala										

**1.º Ano**

<b>FM</b>	Fundamentos de Matemática
<b>FF</b>	Fundamentos da Física
<b>TCE</b>	Teorias de Circuitos Elétricos
<b>INGT</b>	Inglês Técnico
<b>TMC</b>	Técnica de Medida e calibração
<b>PROG</b>	Programação
<b>MDAL</b>	Matemática Discreta e Álgebra Linear
<b>MM</b>	Microprocessadores e microcontroladores
<b>ELE</b>	Eletrónica
<b>SD1</b>	Sistemas Digitais I
<b>SAD</b>	Sistemas de Aquisição de Dados
<b>DPCI</b>	Desenho de Placas de Circuito Impresso

**2.º Ano**

<b>PNP</b>	Processos e Normas de Produção SMD
<b>LDH</b>	Laboratório de Desenvolvimento de Hardware
<b>RCSD</b>	Redes de Computadores e Sistemas Distribuídos
<b>SETR</b>	Sistemas Embebidos e de Tempo Real
<b>SD2</b>	Sistemas Digitais II