

CTeSP em Sistemas Eletrónicos e Computadores

2-feira	3-feira	4-feira	5-feira	6-feira
	Matemática discreta e álgebra linear Rita Bezerra 09h00-11h00 LAB SEC	Sistemas de aquisição de dados Carlos Ferreira 09h00-11h00 LAB SEC		
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
	Matemática discreta e álgebra linear Rita Bezerra 11h10-13h10 LAB SEC	Desenho de placas de circuito impresso Carlos Ferreira 11h10-13h10 LAB SEC		
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Sistemas digitais I Nelson Rodrigues 14h00-16h00 Sala 4			Eletrónica Nuno Costa 14h00-16h00 LAB SEC	Microprocessadores e microcontroladores Rui Teixeira 14h00-16h00 Sala 3
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Sistemas digitais I Nelson Rodrigues 16h10-18h10 Sala 4			Eletrónica Nuno Costa 16h10-18h10 LAB SEC	Microprocessadores e microcontroladores Rui Teixeira 16h10-18h10 Sala 3

Diretor de curso: Prof. José Barradas

Local de funcionamento do curso:

IPCA - Polo de Braga
Av. Francisco Pires Gonçalves
4715-558 S. José de S. Lázaro

Telefone: 253 80 22 06

E-mail: sa_tesp_braga@ipca.pt