

## CTeSP em Sistemas Eletrónicos e Computadores

2-feira	3-feira	4-feira	5-feira	6-feira
Matemática discreta e álgebra linear  Rita Bezerra 09h00-11h00 Sala S09	Microprocessadores e microcontroladores  António Moreira 09h00-11h00 Sala S09	Eletrónica  Pedro Sousa 09h00-11h00 Sala S09		Sistemas de aquisição de dados  Carlos Ferreira 09h00-11h00 Sala S09
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Matemática discreta e álgebra linear  Rita Bezerra 11h10-13h10 Sala S09	Microprocessadores e microcontroladores  António Moreira 11h10-13h10 Sala S09	Eletrónica  Pedro Sousa 11h10-13h10 Sala S09		Desenho de placas de circuito impresso  Carlos Ferreira 11h10-13h10 Sala S09
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
			Sistemas digitais I Nelson Rodrigues 14h00-16h00 Sala S09	
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
			Sistemas digitais I Nelson Rodrigues 16h10-18h10 Sala S09	

Diretor de curso: Prof. António Moreira

Local de funcionamento do curso:

IPCA - Polo de Famalicão  
Avenida de Tibães, nº 1199, Vale De São Cosme,  
4770-568 Vila Nova de Famalicão

Telefone: 253 80 22 09

E-mail: [sa\\_tesp\\_famalicao@ipca.pt](mailto:sa_tesp_famalicao@ipca.pt)